



دانشگاه زنجان

دانشکده مهندسی

گروه برق

پایان نامه کارشناسی

گرایش: الکترونیک

عنوان:

ارتباط بی سیم میکروکنترلرهای AVR

استاد راهنما: مهندس طاهری

نگارش: وادعی محمد

شهریور ۸۹

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان

فصل اول: آشنایی با میکروکنترلرهای ای - وی - آر :

اصولاً میکروکنترلرها، ای سی های قابل برنامه ریزی با قابلیت ها و امکانات جنبی هستند. میکروکنترلرهای ای - وی - آر، میکروکنترلرهای هشت بیتی و بر مبنای معماری ریسک هستند. معماری ریسک معماری از سی - پی - یو است که مجموعه دستورات آن حاوی دستورات سریع الاجرا و ساده است که نوشتن برنامه را مشکل تر اما سریع تر می کند. دستورات را تنها در یک پالس ساعت اجرا می نماید.

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان

۱-انواع معماری میکروکنترلرها :

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان

۱-۲ معماری سیسک

تاریخچه این نوع معماری به قبل از سال ۱۹۸۰ میلادی بر می گردد. اکثر میکروپروسسورها و میکروکنترلرهای قدیمی از این نوع معماری در آنها استفاده شده است. در این معماری تعداد دستورات بیشتر و پیچیده تر است اما برنامه نویسی آن به خصوص اسمبلی ساده تر شده است و از طرفی سرعت اجرایی دستورات پایین تر است.

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان

۱-۳ معماری ریسک

در این نوع معماری تعداد دستورات کاهش پیدا کرده است و از طرفی سرعت اجرایی دستورات ده برابر نسبت به معماری قبلی افزایش یافته است و برنامه نویسی به زبان اسمبلی را قدری پیچیده و سخت کرده است. اما امکان برنامه نویسی به زبان های سطح بالاتر مانند سی و بیسیک فراهم است.

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان

RISC (Reduced In struction set computer)

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان جهت حفاظت از برنامه نوشته شده.

دانشگاه مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان حمایت از اشکال زدایی تراشه داخل سیستم - قابلیت برنامه ریزی فلش و

دانشگاه مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان

PDIP

(XCK/T0) PB0	1	40	PA0 (ADC0)
(T1) PB1	2	39	PA1 (ADC1)
(INT2/AIN0) PB2	3	38	PA2 (ADC2)
(OC0/AIN1) PB3	4	37	PA3 (ADC3)
(SS) PB4	5	36	PA4 (ADC4)
(MOSI) PB5	6	35	PA5 (ADC5)
(MISO) PB6	7	34	PA6 (ADC6)
(SCK) PB7	8	33	PA7 (ADC7)
RESET	9	32	AREF
VCC	10	31	GND
GND	11	30	AVCC
XTAL2	12	29	PC7 (TOSC2)
XTAL1	13	28	PC6 (TOSC1)
(RXD) PD0	14	27	PC5 (TDI)
(TXD) PD1	15	26	PC4 (TDO)
(INT0) PD2	16	25	PC3 (TMS)
(INT1) PD3	17	24	PC2 (TCK)
(OG1B) PD4	18	23	PC1 (SDA)
(OG1A) PD5	19	22	PC0 (SCL)
(ICP1) PD6	20	21	PD7 (OC2)

ATMEGA16&32

دانشگاه مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان ۱-۷ ویژگی های جانبی:

- دو تایمر یا کانتر هشت بیتی با مقسم فرکانسی مجزا و مد مقایسه ای
- یک تایمر یا کانتر شانزده بیتی با مقسم و کاسنی مجزا و دارای مد مقایسه ای
- هشت کانال مبدل آنالوگ به دیجیتال ده رقمی
- دارای منابع و قفل داخلی و خارجی

دانشگاه مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان

۲- انتقال بصورت نیم دو طرفه : در این روش اطلاعات می تواند در دو جهت انتقال یابد اما در هر دانشگاه زنجان دانشکده مهندسی گروه برق

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان

۳- روش دو طرفه : در این روش اطلاعات در یک لحظه در هر دو جهت انتقال می یابند. از این دانشگاه زنجان دانشکده مهندسی گروه برق

گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق



دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق

توصیف روش ارتباط

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق

۲-۲ روش های مختلف ارسال سریال :

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق

۱- انتقال سریال به روش سنکرون یا همزمان :

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق

در این روش انتقال اطلاعات بین دو سیستم به ازای هر پالس ساعت یک بیت ارسال می شود. بطوری که فرستنده همزمان با ارسال اطلاعات پالس ساعت را نیز ارسال می کند و گیرنده پالس ساعت که از فرستنده ارسال شده خود را تنظیم و همزمان می کند تا از روی خط داده ، اطلاعات را به درستی بردارد. این نوع ارتباط سریال به دلیل اینکه دارای پالس های همزمان است در سرعت های بالا قابل استفاده است.

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق

میکروکنترلرهای آی-وی-آر دارای دو حالت ارتباط سریال همزمان هستند :

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق

الف) ارتباط سریال سنکرون یا همزمان : (مستمر)

دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق آزمایشگاه پروژه برق دانشگاه زنجان دانشکده مهندسی گروه برق

در این حالت پالس های همزمانی توسط خود میکروکنترلر تولید و به عنوان پالس ساعت از میکرو (فرستنده) به گیرنده همراه و همزمان با اطلاعات فرستاده می شود تا گیرنده به وسیله آن خودش را تنظیم کند.

دانشجویان محترم:

جهت دسترسی به متن کامل پایان نامه‌ها به کتابخانه دانشکده مهندسی و یا آزمایشگاه پروژه گروه برق مراجعه فرمایید.

